root@Power-Virtue-PH315:~/smuggler# python3 smuggler.py -u www.wellsfa

rgo.com

[+] URL : https://www.wellsfargo.com

[+] Method : POST

[+] Endpoint :

[+] Configfile : default.py

[+] Timeout : 5.0 seconds

[+] Cookies : 0 (Appending to the attack)

[nameprefix1] : OK (TECL: 0.14 - 400) (CLTE: 0.11 - 400)

[tabprefix1] : OK (TECL: 0.05 - 400) (CLTE: 0.06 - 400)

[tabprefix2] : OK (TECL: 0.03 - 400) (CLTE: 0.03 - 400)

[space1] : OK (TECL: 0.06 - 400) (CLTE: 0.04 - 400)

[midspace-01] : OK (TECL: 0.04 - 400) (CLTE: 0.07 - 400)

[postspace-01] : OK (TECL: 0.04 - 400) (CLTE: 0.06 - 400)

[prespace-01] : OK (TECL: 0.05 - 400) (CLTE: 0.09 - 400)

[endspace-01] : OK (TECL: 0.04 - 400) (CLTE: 0.07 - 400)

[xprespace-01] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[endspacex-01] : OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[rxprespace-01]: OK (TECL: 0.03 - 400) (CLTE: 0.05 - 400)

[xnprespace-01]: OK (TECL: 0.04 - 400) (CLTE: 0.09 - 400)

[endspacerx-01]: OK (TECL: 0.06 - 400) (CLTE: 0.10 - 400)

[endspacexn-01]: OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[midspace-04] : OK (TECL: 0.16 - 400) (CLTE: 0.05 - 400)

[postspace-04] : OK (TECL: 1.06 - 400) (CLTE: 0.12 - 400)

[prespace-04] : OK (TECL: 0.09 - 400) (CLTE: 0.05 - 400)

[endspace-04] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[xprespace-04] : OK (TECL: 0.03 - 400) (CLTE: 0.05 - 400)

[endspacex-04] : OK (TECL: 0.05 - 400) (CLTE: 0.09 - 400)

[rxprespace-04]: OK (TECL: 0.04 - 400) (CLTE: 0.03 - 400)

[xnprespace-04]: OK (TECL: 0.04 - 400) (CLTE: 0.16 - 400)

[endspacerx-04]: OK (TECL: 0.05 - 400) (CLTE: 0.08 - 400)

[endspacexn-04]: OK (TECL: 0.06 - 400) (CLTE: 0.06 - 400)

[midspace-08] : OK (TECL: 0.04 - 400) (CLTE: 0.12 - 400)

[postspace-08] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[prespace-08] : OK (TECL: 0.03 - 400) (CLTE: 0.03 - 400)

[endspace-08] : OK (TECL: 0.04 - 400) (CLTE: 0.12 - 400)

[xprespace-08] : OK (TECL: 0.06 - 400) (CLTE: 0.04 - 400)

[endspacex-08] : OK (TECL: 0.06 - 400) (CLTE: 0.04 - 400)

[rxprespace-08]: OK (TECL: 0.05 - 400) (CLTE: 0.05 - 400)

[xnprespace-08]: OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[endspacerx-08]: OK (TECL: 0.08 - 400) (CLTE: 0.04 - 400)

[endspacexn-08]: OK (TECL: 0.10 - 400) (CLTE: 0.05 - 400)

[midspace-09] : OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[postspace-09] : OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[prespace-09] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[endspace-09] : OK (TECL: 0.03 - 400) (CLTE: 0.05 - 400)

[xprespace-09] : OK (TECL: 0.09 - 400) (CLTE: 0.04 - 400)

[endspacex-09] : OK (TECL: 0.04 - 400) (CLTE: 0.13 - 400)

[rxprespace-09]: OK (TECL: 0.09 - 400) (CLTE: 0.06 - 400)

[xnprespace-09]: OK (TECL: 0.10 - 400) (CLTE: 0.08 - 400)

[endspacerx-09]: OK (TECL: 0.03 - 400) (CLTE: 0.06 - 400)

[endspacexn-09]: OK (TECL: 0.06 - 400) (CLTE: 0.09 - 400)

[midspace-0a] : OK (TECL: 0.06 - 400) (CLTE: 0.05 - 400)

[postspace-0a] : OK (TECL: 0.04 - 400) (CLTE: 0.14 - 400)

[prespace-0a] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[endspace-0a] : OK (TECL: 0.05 - 400) (CLTE: 0.18 - 400)

[xprespace-0a] : OK (TECL: 0.08 - 400) (CLTE: 0.04 - 400)

[endspacex-0a] : OK (TECL: 0.03 - 400) (CLTE: 0.05 - 400)

[rxprespace-0a]: OK (TECL: 0.04 - 400) (CLTE: 0.03 - 400)

[xnprespace-0a]: OK (TECL: 0.05 - 400) (CLTE: 0.05 - 400)

[endspacerx-0a]: OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[endspacexn-0a]: OK (TECL: 0.12 - 400) (CLTE: 0.04 - 400)

[midspace-0b] : OK (TECL: 0.05 - 400) (CLTE: 0.06 - 400)

[postspace-0b] : OK (TECL: 0.11 - 400) (CLTE: 0.14 - 400)

[prespace-0b] : OK (TECL: 0.04 - 400) (CLTE: 0.07 - 400)

[endspace-0b] : OK (TECL: 0.09 - 400) (CLTE: 0.06 - 400)

[xprespace-0b] : OK (TECL: 0.10 - 400) (CLTE: 0.03 - 400)

[endspacex-0b] : OK (TECL: 0.04 - 400) (CLTE: 0.10 - 400)

[rxprespace-0b]: OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[xnprespace-0b]: OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[endspacerx-0b]: OK (TECL: 0.04 - 400) (CLTE: 0.08 - 400)

[endspacexn-0b]: OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[midspace-0c] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[postspace-0c] : OK (TECL: 1.06 - 400) (CLTE: 0.18 - 400)

[prespace-0c] : OK (TECL: 0.12 - 400) (CLTE: 0.04 - 400)

[endspace-0c] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[xprespace-0c] : OK (TECL: 0.07 - 400) (CLTE: 0.12 - 400)

[endspacex-0c] : OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[rxprespace-0c]: OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[xnprespace-0c]: OK (TECL: 0.12 - 400) (CLTE: 0.06 - 400)

[endspacerx-0c]: OK (TECL: 0.13 - 400) (CLTE: 0.11 - 400)

[endspacexn-0c]: OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[midspace-0d] : OK (TECL: 0.04 - 400) (CLTE: 0.07 - 400)

[postspace-0d] : OK (TECL: 0.10 - 400) (CLTE: 0.05 - 400)

[prespace-0d] : OK (TECL: 0.17 - 400) (CLTE: 0.06 - 400)

[endspace-0d] : OK (TECL: 0.06 - 400) (CLTE: 0.04 - 400)

[xprespace-0d] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[endspacex-0d] : OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[rxprespace-0d]: OK (TECL: 0.08 - 400) (CLTE: 0.04 - 400)

[xnprespace-0d]: OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[endspacerx-0d]: OK (TECL: 0.04 - 400) (CLTE: 0.03 - 400)

[endspacexn-0d]: OK (TECL: 0.09 - 400) (CLTE: 0.06 - 400)

[midspace-1f] : OK (TECL: 0.05 - 400) (CLTE: 0.08 - 400)

[postspace-1f] : OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[prespace-1f] : OK (TECL: 0.04 - 400) (CLTE: 0.06 - 400)

[endspace-1f] : OK (TECL: 0.06 - 400) (CLTE: 0.12 - 400)

[xprespace-1f] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[endspacex-1f] : OK (TECL: 0.07 - 400) (CLTE: 0.03 - 400)

[rxprespace-1f]: OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[xnprespace-1f]: OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[endspacerx-1f]: OK (TECL: 0.04 - 400) (CLTE: 0.03 - 400)

[endspacexn-1f]: OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[midspace-20] : OK (TECL: 0.07 - 400) (CLTE: 0.04 - 400)

[postspace-20] : OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[prespace-20] : OK (TECL: 0.03 - 400) (CLTE: 0.04 - 400)

[endspace-20] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[xprespace-20] : OK (TECL: 0.06 - 400) (CLTE: 0.07 - 400)

[endspacex-20] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[rxprespace-20]: OK (TECL: 0.08 - 400) (CLTE: 0.09 - 400)

[xnprespace-20]: OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[endspacerx-20]: OK (TECL: 0.07 - 400) (CLTE: 0.05 - 400)

[endspacexn-20]: OK (TECL: 0.04 - 400) (CLTE: 0.06 - 400)

[midspace-7f] : OK (TECL: 0.06 - 400) (CLTE: 0.03 - 400)

[postspace-7f] : OK (TECL: 0.08 - 400) (CLTE: 0.05 - 400)

[prespace-7f] : OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[endspace-7f] : OK (TECL: 0.16 - 400) (CLTE: 0.05 - 400)

[xprespace-7f] : OK (TECL: 0.06 - 400) (CLTE: 0.03 - 400)

[endspacex-7f] : OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[rxprespace-7f]: OK (TECL: 0.10 - 400) (CLTE: 0.05 - 400)

[xnprespace-7f]: OK (TECL: 0.08 - 400) (CLTE: 0.06 - 400)

[endspacerx-7f]: OK (TECL: 0.08 - 400) (CLTE: 0.05 - 400)

[endspacexn-7f]: OK (TECL: 0.04 - 400) (CLTE: 0.10 - 400)

[midspace-a0] : OK (TECL: 0.08 - 400) (CLTE: 0.06 - 400)

[postspace-a0] : OK (TECL: 1.10 - 400) (CLTE: 0.14 - 400)

[prespace-a0] : OK (TECL: 0.05 - 400) (CLTE: 0.08 - 400)

[endspace-a0] : OK (TECL: 0.04 - 400) (CLTE: 0.05 - 400)

[xprespace-a0] : OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[endspacex-a0] : OK (TECL: 0.04 - 400) (CLTE: 0.11 - 400)

[rxprespace-a0]: OK (TECL: 0.06 - 400) (CLTE: 0.10 - 400)

[xnprespace-a0]: OK (TECL: 0.17 - 400) (CLTE: 0.04 - 400)

[endspacerx-a0]: OK (TECL: 0.06 - 400) (CLTE: 0.07 - 400)

[endspacexn-a0]: OK (TECL: 0.05 - 400) (CLTE: 0.04 - 400)

[midspace-ff] : OK (TECL: 0.07 - 400) (CLTE: 0.05 - 400)

[postspace-ff] : OK (TECL: 0.10 - 400) (CLTE: 0.10 - 400)

[prespace-ff] : OK (TECL: 0.04 - 400) (CLTE: 0.06 - 400)

[endspace-ff] : OK (TECL: 0.10 - 400) (CLTE: 0.07 - 400)

[xprespace-ff] : OK (TECL: 0.05 - 400) (CLTE: 0.29 - 400)

[endspacex-ff] : OK (TECL: 0.11 - 400) (CLTE: 0.10 - 400)

[rxprespace-ff]: OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[xnprespace-ff]: OK (TECL: 0.04 - 400) (CLTE: 0.04 - 400)

[endspacerx-ff]: OK (TECL: 0.05 - 400) (CLTE: 0.08 - 400)

[endspacexn-ff]: OK (TECL: 0.07 - 400) (CLTE: 0.06 - 400)